

TEMA 7: MEMORIAS SEMICONDUCTORAS

7.1. Introducción. Tipología general

7.2. Memorias ROM.

7.2.1 ROM basadas en diodos o transistores BJT's.

7.2.2 ROM basadas en transistores MOS.

7.2.3 Programación de las memorias ROM.

7.3. Memorias RAM.

7.3.1 Arquitectura básica

7.3.2 RAM estática. Celda básica. Accesos de lectura y escritura.

7.3.3 RAM dinámica. Celda básica. Refresco. Accesos de lectura y escritura

LECTURAS COMPLEMENTARIAS

- **Fernández Ramos, J. y otros, "Dispositivos Electrónicos para Estudiantes de Informática" Universidad de Málaga / Manuales 2002. Tema 7: pag. 177- 192.**
- **Malik, N.R., "Circuitos Electrónicos. Análisis, Simulación y Diseño", Editorial Prentice-Hall 1996. Tema 14: 1073-1084.**
- **Floyd. T.L. "Fundamentos de Sistemas Digitales", Prentice Hall 1996. Tema 12: pag. 594-644.**
- **Daza A. y García J. "Ejercicios de Dispositivos Electrónicos" Universidad de Málaga/Manuales 2003. Tema 5: pag 253-262.**
- **<http://www.jegsworks.com/Lessons-sp/lesson6/lesson6-1.htm>**
- **<http://www.pcguide.com/ref/ram/index.htm>**